

CLKIN : 2.8 GHz
RFSYNCIN : 10kHz, positive pulse
SYSREF Timer : 280
Divider : 280

SCLKout3 : 0x00EE[7:0]=0xB

- Force to Logic 0
- Dynamic Driver enable
- Output Mode : CMOS
- Polarity : Out_N
- Slip enable
- Multislip disable
- Slip Value : 0

SCLKout1 : 0x00DA[7:0]=0xB9

- Force to Logic 0
- Dynamic Driver enable
- Output Mode : CMOS
- Polarity : Out_P
- Slip enable
- Multislip disable
- Slip Value : 0

