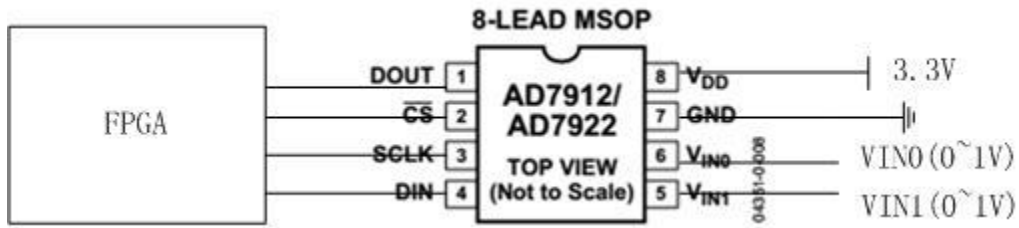
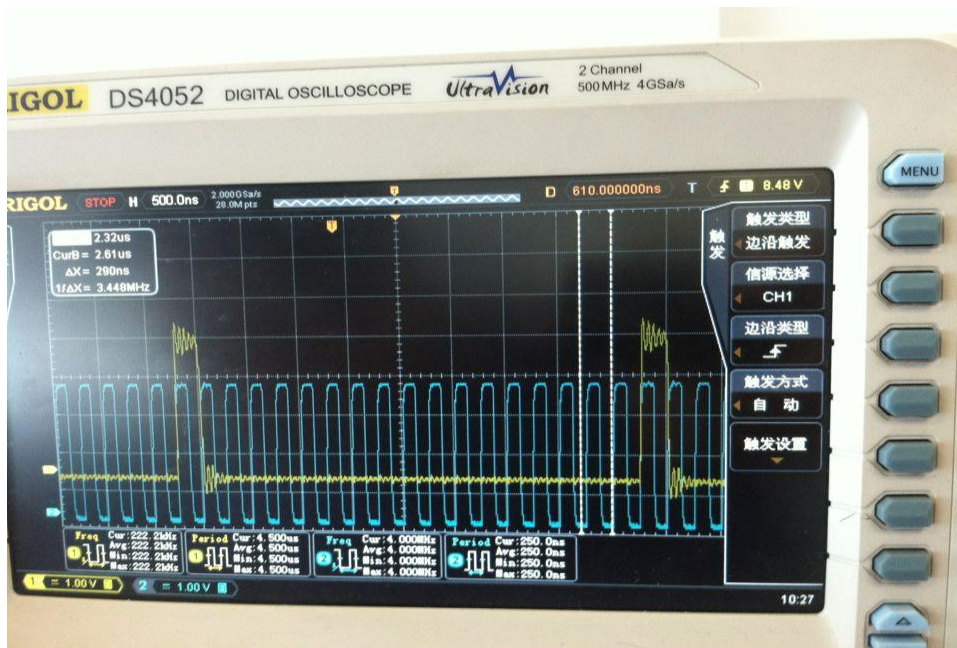


芯片: AD7912ARM  
封装: MSOP-8(RM-8)



以下分别是我们的FPGA给AD7912的CS, SCLK, 和DIN输入波形, 幅度为0~3.3V, 芯片供电3.3V(有3.3V LDO提供), SCLK的频率为4M, 工作模式为normal mode。



图一: 上图为CS(黄色)和SCLK(蓝色)的波形, SCLK为4M, 从下降沿开始计数, CS为0时有14个SCLK周期(间隔16个周期我们也尝试过, 也没有看到输出)。



图二：上图为 CS（黄色）和 DIN（蓝色）的波形图，我们要求工作在 normal mode 中（CHN=STY），两通道间隔取信号。

工作方式基本就这样，可是无论如何，DOUT 始终为 0，无任何输出。

请指教，谢谢。

2014.04.04