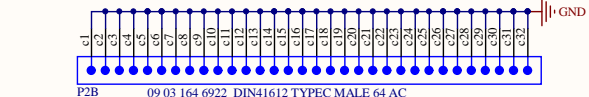


BUS [DATA, ADDRESS DDS, ADDRESS SELECT, STROBE]

- a1 D0 LSB
- a2 D1
- a3 D2
- a4 D3
- a5 D4
- a6 D5
- a7 D6
- a8 D7 MSB
- a9 A0 LSB
- a10 A1
- a11 A2
- a12 A3
- a13 A4
- a14 A5
- a15 A6 FSK
- a16 A7 OSK MSB
- a17 A0 DECODE
- a18 A1 DECODE
- a19 A2 ADDR BUS
- a20 A3 ADDR BUS
- a21 A4 ADDR BUS
- a22 A5 ADDR BUS
- a23 A6 ADDR BUS
- a24 A7 ADDR BUS
- a25 STROBE
- a26
- a27 +12V
- a28 +15V
- a29
- a30 -15V
- a31
- a32 +5V

09 03 164 6922 DIN41612 TYPEC MALE 64 AC



A0 ET A1 DECODE

DECODE	A1	A0	fonction
0	0	0	master reset
0	1	1	load data (WR)
1	0	0	I/O update
1	1	1	X

